PATENT ABSTRACTS OF JAPAN

(11)Publication number:

01-207944

(43) Date of publication of application: 21.08.1989

(51)Int.CI.

....

H01L 21/68

(21)Application number: 63-031736

(71)Applicant: FUJITSU LTD

(22)Date of filing:

16.02.1988

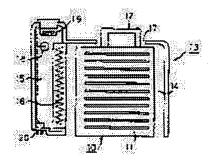
(72)Inventor: MACHIDA AKIRA

(54) CLEAN BOX FOR WAFER CASSETTE

(57)Abstract:

PURPOSE: To improve the cleanness with a simple construction by a method wherein a secondary battery for driving a fan, the fan which supplies air to a wafer cassette housing chamber through an air filter and so forth are provided in an air supply chamber.

CONSTITUTION: A wafer cassette housing chamber 14 which houses a plurality of wafers 11 and an air supply chambers 15 separated from the housing chamber 14 by an air filter 16 constitute a cubicle. A secondary battery 18 for driving a fan is provided in the air supply chamber 15 and, further, the fan 19 which supplies air to the wafer cassette housing chamber 14 through the air filter 16 and feeding terminal 20 for charging the secondary battery 18 are provided on the wall of the air supply chamber 15. Therefore, clean air can be supplied to the cassette housing chamber 14 through the air filter 16 by the fan 19. With this constitution, a simple construction can be obtained and, further, the cleanness can be improved.



LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

⑩日本国特許庁(JP)

(1) 特許出願公開

⑩ 公開 特 許 公報 (A) 平1-207944

Solnt. Cl. 4

識別記号。

庁内整理番号

❸公開 平成1年(1989)8月21日

H 01 L 21/68

T-7454-5F

審査請求 未請求 請求項の数 1 (全5頁)

60発明の名称

ウエハーカセツト用クリーンポツクス

②特 顧 昭63-31736

20出 顯 昭63(1988) 2月16日

69発明者 町 田

晃 神奈川県川崎市中原区上小田中1015番地 富士通株式会社

内

⑪出 顯 人 富士通株式会社

神奈川県川崎市中原区上小田中1015番地

四代 理 人 弁理士 青木 朗 外3名

明細書

1. 発明の名称

ウェハーカセット用クリーンポックス

2. 特許請求の範囲

1. 複数枚のウェハー(11)を収容するウェハーカセット(10)に対し、その上方からかぶせることができるように底部が開放し且つ上部にウェハーカセットの把手(12)を突出できる窓(17)を有するウェハーカセット収容室(14)と、

該ウェハーカセット収容室(14)とはエアフィルター(16)で仕切られた送気室(15)とにより筺体が 構成され、

上記送気室(15)にはファン駆動用の2次電池(18)が設けられると共に、該送気室(15)の壁には前記エアフィルター(16)を通してウェハーカセット収容室(14)へ送気するファン(19)と、前記2次電池(18)に充電するための給電用端子(20)が設けられて成ることを

特徴とするウェハーカセット用クリーンボック

3. 発明の詳細な説明

〔微 要〕

複数枚のウェハーを収容したウェハーカセット を清浄雰囲気中に収容した状態で運搬可能なクリ --ンポックスに関し、

簡易な構造で、しかも清浄度の向上が可能なことを目的とし、

複数枚のウェハーを収容するウェハーカセット に対し、その上方からかぶせることができるよう に対し、その上方からかぶせることができるよう に底が開放し且つ上部にウェハーカセットの把 手を露出できるを有するウェハーカセット収容 室と、該ウェハーカセット収容室とはエアフィル ターで仕切られた送気室を体が構成され、 上記送気室にはファンを動用の2次電池が設けられると共に、該送気室の壁には前記エアフィルターを通してウェハーカセット収容室へ送気するファンと、前記2次電池に構成する。

BEST AVAILABLE COPY

ス.

(産業上の利用分野)

本発明は複数枚のウェハーを収容したウェハー カセットを清浄雰囲気中に収容した状態で運搬可 能なクリーンボックスに関する。

(従来の技術)

半導体製造装置は生産技術の進歩と共に自動化が推進され、複数枚のウェハーを装塡したカセットをセットし、処理条件等の設定を行い起動するだけで自動的に処理が行なわれ、処理後のウェハーは再びカセットに収容される所謂カセット・トウ・カセットの装置が主流となっている。また使用されるカセットは形状、寸法、収納枚数等が米国SEMIによって規格化されている。

また半導体の製造工程でウェハーに付着する機 埃をいかに少なくするかが品質を上げる為に非常 に重要な項目となる。その為には、大きな発塵源 である人をできる限り近づけないことが必要であ り、前述の様に自動化されたカセット・トウ・カ セットの装置に対しては装置にセットするとき、

(3)

態で密閉したボックス (SMIF-Box) 3 に収納して行ない、第6 図 b に示すように従来の製造装置 4 に付け加えられた S M I F ーローダ 5 にセットすると中のカセット 2 だけを自動で取り出し処理部 6 で処理を開始するようになっている。即ちカセット 1 は一切発塵環境にむき出しにならないものである。

(発明が解決しようとする課題)

上記従来のSMIFシステムにおいて、そのSMIF-Boxはその内部でカセット、ウェハー等の振動で発塵した場合の対策ができておらず、また完全密閉構造にしないと効果がなく、完全密閉するにはシーリング、寸法精度等をきびしくする必要があり、さらに各処理装置にSMIFローダを付加するのに莫大なコストが必要である等の問題があった。

本発明は上記問題点に鑑み、簡易な構造でしか も清浄度の向上が可能なクリーンボックスを提供 することを目的とするものである。 あるいは装置間を運搬するときの対処が重要である。人がカセットを持って運搬、あるいはセットした場合、いかにすぐれたクリーソルーム(クラス1)でも、いかに良い防魔着を着用していたとしても人体から発塵した麼の付着は避けられないのが実状である。この対策として、遊送、セッティングを完全に自動化し、一切人はカセットに触れず、またある距離以下には近づかない様にすることが考えられる。

しかしながら半導体は常に最先端技術の製品を 生産しており、またその技術及びニーズは日進月 歩で変化するため完全自動化を達成するのは困難 な状況にある。また自動化する場合にも自動化装 置の発露を減らす為に独特な技術を必要とし、ま た自動化の為のコストも冥大なものとなる。

これらを解決する手段として米国HP社から SMIF (スタンダードメカニカルインターフェ ース) システムが提案されている。これはウェハ ーを運搬、セッティング時には第6図aに示すよ うなウェハー1を収容したカセット2を清浄な状

(4)

(課題を解決するための手段)

(作 用)

ファン19によりカセット収容室14ヘエアフィルター16を通して清浄空気を供給することが できるので、ボックス内部で発露しても外部へ放 出し内部をクリーンに保持することができる。ま たポックス内部の気圧が外部より高くなるので外 部から塵埃等が侵入することがなく、シーリング。 寸法精度等の厳密さを必要としない。

(実施例)

第1図及び第2図は本発明の実施例をウェハー カセットと共に示す図であり、第1図は断面図、 第2図は斜視図である。第1図,第2図において 10はウェハーカセットであり、内部に複数枚の ウェハー11を収納し把手12により持ち運びで きるようになっている。

本実施例のウェハーカセット用クリーンボッグ ス13はウェハーカセット収容室14と送気室。 15とを有し、該ウェハーカセット収容室14と 送気室15とはエアフィルター16で仕切られて いる。

そしてウェハーカセット収容室14は下方が開 放した箱状をなし、上部の壁にウェハーカセット の把手12を突き出すことができる窓17が形成

(7)

δ.

第4団は本発明の実施例を半導体製造装置のウ ェハー供給部に用いた例を示す図であり、本実施 例のクリーンボックス13で運ばれたウェハーカ セット10はエレベーター21で上下され、その 中のウェハー11は搬送ベルト22によりクリー ントンネル23を通って処理室へローディッグさ れ、まだ逆にウェハーカセット10にアンローデ ィングされる。

この場合もウェハー11は外気に晒されること なく清浄な雰囲気中でロード、アンロードするこ とができる。

第5図は本発明のクリーンポックスの電気系を 示す図である。

これは第4図に示したような半導体製造装置を 用いる場合、装置上に本発明のクリーンボックス 13が親置されているときは直接外部電源により ファンを駆動し、運搬中は内蔵する2次電池でフ ァンを駆動するようにしたものでその切換はリレ ーRによって行なわれる。なお抵抗24、25は2次

(9)

されており第1図の如くウェハーカセット10.の 上方からかぶせ、該ウェハーカセットを収容する ことができるようになっている。一方送気室15 は、内部にファン駆動用の2次電池18が設けら れ、上部(又は側面)の壁部にファン19が、下 方の壁部に2次電池充電用の給電用端子20がそ れぞれ設けられている。

このように構成された本実施例は、第3図aの 如くウェハーカセットの把手を持ち、又は第3図 bの如く運搬車に載せて運搬することができる。 この際振動等によりウェハーカセット内で発塵し ても、ファン19を駆動しておくことによりエア フィルター16を通して清浄な空気がウェハーカ セット収容室14に送られるため、第3図aの場 合はウェハーカセット収容室14とウェハーカセ ット10とのすきまから除塵され、第3図bの場 合は、ウェハーカセット10の上部とウェハーカ セット収容室14の上部の壁とのすきまを通って 窓17から除塵される。このようにしてウェハー カセット収容室14内は常に清浄雰囲気が保たれ

(8)

電池 I 8 の残量表示用に設けたもので、 a , b 点 の電圧と差動増幅回路 2 6 、積分回路 2 7 、 A D コンパータ及びLEDドライバ28等を用いて2 次電池18の残量をLEDに表示させるようにし たものである。

本電気系によれば、2次電池18の電力消費は 装置にセットされているときは馨であるので、2 次電池の電力消費量を節約することができ電池は 小型のもので良いことになる。

(発明の効果)

本発明によれば2次電池に7.2 V. 250mAhの NiCd電池 (重量90g)を用い、ファンは消費電流 240mA 、 最大静圧 1.3 maHgのものを使用して途中 充電せずに連続1時間作動した。

また滑浄度はウェハー収容室内部をダストカウ ンターで測定したところ0.1μのレベルで殆ど0 であった。またウェハーカセットを本発明のクリ -- ンポックスを使用したものと使用しないものに ついてクラス平均1000のクリーンルームに1週間 放置したところ、使用しないカセットでは 0.2 μ以上の粒子が 6 インチウェハー 1 枚当り約1000個増加し、使用したカセットでは約 1 0 個程度であった。これは測定誤差を含めるとほとんど感埃の付着がないことを示している。

4. 図面の簡単な説明

第1図は本発明の実施例をウェハーカセットと 共に示す断面図、

第2図は本発明の実施例とウェハーカセットを 示す斜視図、

第3回は本発明の実施例の運搬方法を説明する 図、

第4図は本発明の実施例を半導体製造装置のウェハー供給部に用いた例を示す図、

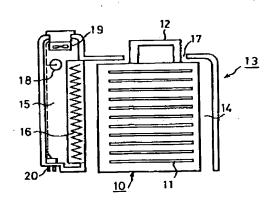
第5図は本発明のクリーンボックスの電気系を 示す図、

第8図は従来のSMJFシステムを説明するための図である。

図において、

10はウェハーカセット、

(11)



本発明の実施例をウェハー カセットと共に示す断面図

第 1 図

10… ウェハーカセット

11... ウェハー

12… ウェハーカセットの把手

13... クリーンポックス

14… ウェハーカセット収容室

15… 送気室

16… エアフィルター

17… 窓.

18… 2次電池

19・・・ファン

20... 給電用端子

11はウェハー、

(4)

12はウェハーカセットの把手、

13はクリーンボックス、

14はウェハーカセット収容室、

15は送気室、

16はエアフィルター、

17は窓、

18は2次電池、

19はファン、

20は給電用端子

を示す。

特 許 出 顧 人

富士 通 株 式 会 社 特許出顧代理人

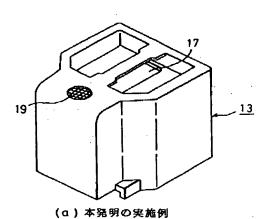
弁理士 青 木 朗

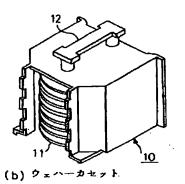
弁理士 西 舘 和 之

弁理士 内 田 幸 男

弁理士 山 口 昭 之

(12)

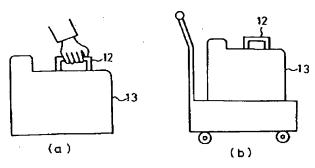




|本発明の実施例とウェハーカセット| |を示す斜視図

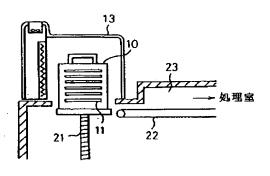
第 2 図

(5)



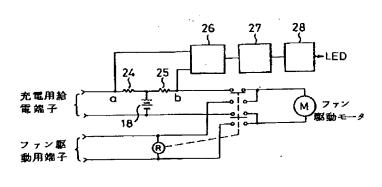
本発明の実施例の運搬方法を説明する図

第 3 図



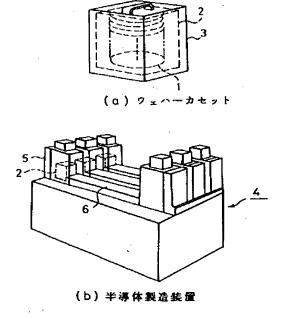
本発明の実施例を半導体製造装置のウェハー 供給部に用いた例を示す図

第 4 図



本発明のクリーンポックスの 電気系を示す図

第 5 図



従来の SMIF システムを説明するための図 第 6 図